

Vergabebekanntmachung

1) Name und Anschrift des Auftraggebers und dessen Beschaffungsstelle

Bezeichnung	Fraunhofer-Gesellschaft zur Förderung der angewandten Forschung e. V.
Zusatz	Fraunhofer-Institut für Integrierte Schaltungen IIS
Postanschrift	Am Wolfsmantel 33 91058 Erlangen
Telefon-Nummer	+49 91317762230
Telefax-Nummer	+49 91317762249
E-Mail-Adresse	einkauf@iis.fraunhofer.de

2) Name des beauftragten Unternehmens

Bezeichnung	Farnell GmbH
Postanschrift	Im Technologiepark 2- 8 DE-85586 Poing

3) Verfahrensart

Verhandlungsvergabe ohne Teilnahmewettbewerb nach UVgO

4) Art und Umfang der Leistung

Aktenzeichen PR1221475

Xilinx FPGA Eval-Board ZCU208 (AMD-Xilinx EK-U1-ZCU208-V1-G) PR1221475

- Printed circuit board with single-chip adaptable radio device and analogue and digital connectivity.
- System-on-chip device with programmable logic block, programmable processing system and integrated analog-to-digital and digital-to-analog converters with at least 8 channels.
- Integrated ADCs and DACs must operate with at least 5 GSps and provide 14-bit resolution.
- High frequency and high-density connectors for RF-capable extension boards.
- High-density connector for digital logic extension boards.
- Ways to connect and prepare external clocking reference.

5) Zeitraum der Leistungserbringung

Datum der Information

10.08.2026 - 15:23 Uhr